```
Dialog000310.LOG
 1/5/1
DIALOG(R) File 352: DERWENT WPI
(c) 2000 Derwent Info Ltd. All rts. reserv.
011984230
               **Image available**
WPI Acc No: 98-401140/199835
XRAM Acc No: C98-121566
XRPX Acc No: N98-312264
  Heat treatment of group II-VI semiconductors - by forming group III donor.
  film on single crystal of II-VI material and heating in closed vessel
  containing separated group II material
Patent Assignee: SUMITOMO ELECTRIC IND CO (SUME )
Inventor: HIROTA R
Number of Countries: 028 Number of Patents: 006
Patent Family:
Patent No Kind
                   Date
                           Applicat No Kind Date
                                                        Main-IPC
                                                                        Week
             A2 19980805 EP 98300456 A 19980122 H01L-021/385
A 19980723 CA 2227686 A 19980122 H01L-021/477
EP 856880
                                                                        199835 B
CA 2227686
                                                                        199845
JP 10265299 A 19981006 JP 984857
JP 2839027 B2 19981216 JP 984857
                19981006 JP 984857
                                              19980113 C30B-029/48
                                          Α
                                                                        199850
                                             19980113 C30B-029/48
                                          Α
                                                                        199904
US 5933751 A 19990803 US 9812545
KR 98070705 A 19981026 KR 981874
                                             19980123 H01L-021/00
                                          Α
                                                                        199937
                                          Α
                                             19980122 C30B-001/00
                                                                        199953
Priority Applications (No Type Date): JP 984857 A 19980113; JP 9710185 A 19970123
Patent Details:
         Kind Lan Pg Filing Notes
Patent
                                           Application Patent
EP 856880
             A2 E 12
   Designated States (Regional): AL AT BE CH DE DK ES F1 FR GB GR 1E 1T L1
   LT LU LV MC MK NL PT RO SE SI
JP 10265299 A
JP 2839027 B2
                     8 Previous Publ.
                                                          JP 10265299
Abstract (Basic): EP 856880 A
         Heat-treating a group II-VI semiconductor comprises forming a film
    of a group III element or compound donor impurity on—a single crystal of group II—VI semiconductor and charging this and the group II element
    into a closed vessel so that they are not in contact with one another.
    Also claimed is a method as above in which the single crystal is of ZnSe and Zn is placed in the closed chamber with it.
         USE - In heat-treating doped II-VI single crystals for use in
    optoelectronic devices e.g. blue light-emitting diodes and laser
    diodes.
         ADVANTAGE - Resistivity of the II-VI semiconductors is lowered
    without forming precipitates or deterioration of crystal quality.
Title Terms: HEAT; TREAT; GROUP; II-VI; SEMICONDUCTOR; FORMING; GROUP;
  DONOR; FILM; SINGLE; CRYSTAL; II-VI; MATERIAL; HEAT; CLOSE; VESSEL;
CONTAIN; SEPARATE; GROUP; MATERIAL Derwent Class: LO3; UII; UI2; VO8
International Patent Class (Main): C30B-001/00: C30B-029/48: H01L-021/00:
  H01L-021/385; H01L-021/477
International Patent Class (Additional): C30B-031/02; H01L-021/22;
  H01S-003/18
File Segment: CPI; EPI
DIALOG(R) File 352: DERWENT WPI
(c) 2000 Derwent Info Ltd. All rts. reserv.
010302435
               **Image available**
WPI Acc No: 95-203695/199527
XRAM Acc No: C95-094269
XRPX Acc No: N95-159939
  Producing low-resistant single crystal of substrate zinc selenide - by
  soaking zinc selenide single crystal in mixed melt of zinc@ melt and
```

1ページ・

1

THIS PAGE BLANK (USPTO)

(19)日本国特許庁(JP)

(12) 特 許 公 報 (B2)

(11)特許番号

第2839027号

(45)発行日 平成10年(1998)12月16日

(24)登録日 平成10年(1998)10月16日

(21)出願番号	}	特願平10-4857	(73)特許権者 000002130
1-1			請求項の数14(全 8 頁)
H01S	3/18		H01S 3/18
H 0 1 L			H01L 21/22 P
	31/02		31/02
C 3 0 B			C 3 0 B 29/48
(51) Int.Cl. ⁶		識別記号	F I

(21)出願番号	特願平10-4857	(73)特許権者 000002130
(22)出願日	平成10年(1998) 1月13日	住友電気工業株式会社 大阪府大阪市中央区北浜四丁目5番33号
(65)公開番号 (43)公開日 審查請求日 (31)優先権主張番号 (32)優先日 (33)優先権主張国	特開平10-265299 平成10年(1998)10月6日 平成10年(1998)6月11日 特願平9-10185 平9(1997)1月23日 日本(JP)	(72)発明者 弘田 龍 大阪府大阪市此花区島屋一丁目1番3号 住友電気工業株式会社大阪製作所内 (74)代理人 弁理士 萩原 亮一 (外2名) 審査官 五十樓 毅 (56)参考文献 特開 平3-193700 (JP, A)
	- -	特別 平9-199801 (JP, A) (58)調査した分野(Int.Cl. ⁶ , DB名) C30B 28/00 - 35/00 H01L 21/22 H01S 3/096 - 3/19

(54) 【発明の名称】 II-VI族化合物半導体の熱処理方法

(57)【特許請求の範囲】

【請求項1】 II-VI 族化合物半導体を密閉容器内で熱処理する方法において、II-VI 族化合物単結晶表面に、ドナー不純物であるIII 族元素又はIII 族元素を含む化合物の膜を形成した後、その単結晶と、該単結晶を構成するII族元素を前記密閉容器に入れ、両者が接触しない状態に保持して加熱することを特徴とする熱処理方法。

【請求項2】 密閉容器内で2nSe単結晶にIII 族元素をドープして低抵抗化するための熱処理方法において、2nSe単結晶表面に、ドナー不純物であるIII 族元素又はIII 族元素を含む化合物の膜を形成した後、その単結晶と2nを密閉容器内に入れ、両者が接触しない状態に保持して加熱することを特徴とする熱処理方法。

【請求項3】 II-VI 族化合物単結晶表面にIII 族元素 又はIII 族元素を含む化合物の膜を形成した後、前記単 結晶を構成するII族元素、VI族元素又はII-VI族化合物の膜を形成し、次いで、加熱することを特徴とする請求項1又は2記載の熱処理方法。

【請求項4】 II-VI 族化合物単結晶表面にIII 族元素 又はIII 族元素を含む化合物の膜を形成し、その上に別 途作製したII-VI 族化合物膜を密着させて加熱すること を特徴とする請求項1又は2記載の熱処理方法。

【請求項5】 II-VI 族化合物単結晶表面にIII 族元素 又はIII 族元素を含む化合物の膜を形成し、その上に別 途作製したII-VI 族化合物単結晶を密着させて加熱する ことを特徴とする請求項1又は2記載の熱処理方法。

【請求項6】 2枚のII-VI 族化合物単結晶表面にそれ ぞれIII 族元素又はIII 族元素を含む化合物の膜を形成 し、該膜同士を密着させて加熱することを特徴とする請 求項1又は2記載の熱処理方法。 【請求項7】 II-VI 族化合物単結晶表面にIII 族元素 又はIII 族元素を含む化合物の膜を形成した後、その上 に、III 族元素と反応しない材質の平板を密着させて加 熱することを特徴とする請求項1又は2記載の熱処理方 法。

【請求項8】 III 族元素又はIII 族元素を含む化合物の膜を形成したII-VI族化合物単結晶表面を、該表面の凹の部分と凸の部分の高低差の面内平均値を5000A以下にしたことを特徴とする請求項4~7のいずれか1項に記載の熱処理方法。

【請求項9】 ドナー不純物となる!!! 族元素を前記密 閉容器に封入した後、加熱することを特徴とする請求項 1~8のいずれか1項に記載の熱処理方法。

【請求項10】 前記III 族元素又はIII 族元素を含む 化合物の膜厚を100~3000 Aの範囲で形成することを特徴とする請求項1~9のいずれか1項に記載の熱処理方法。

【請求項11】 前記密閉容器に封入する前記II族元素の重量を、前記密閉容器の内容積に対して0.001g/cm³以上、前記II族元素重量を10g以下とすることを特徴とする請求項1~10のいずれか1項に記載の熱処理方法。

【請求項12】 前記密閉容器のII- VI族化合物単結晶部および密閉容器内の最低温度部の温度を700~1200℃に加熱することを特徴とする請求項1~11のいずれか1項に記載の熱処理方法。

【請求項13】 前記の熱処理終了後、10~200℃ /分の冷却速度で冷却することを特徴とする請求項1~ 12のいずれか1項に記載の熱処理方法。

【請求項14】 前記の熱処理終了後の冷却過程で、前記密閉容器の気密を保持する部分が最低温度にならない構造にして冷却することを特徴とする請求項1~13のいずれか1項に記載の熱処理方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、Z n S、Z n S、 $S e_{1-x}$ 、Z n, $C d_{1-y}$ S e 等のII-VI 族化合物単結晶にドナー不純物であるIII 族元素をドープするための熱処理方法、特にアニール方法に関し、例えば背色発光素子などの光電子デバイスに利用されるZ n S e バルク単結晶の低抵抗化に適したアニール方法に関する。

[0002]

【従来の技術】従来、Z n S e 単結晶を低抵抗化する方法としては、<math>Z n S e 単結晶を Z n 融液中で加熱処理して低抵抗の<math>Z n S e 単結晶を得ることが提案された(J. Phys. D: Appl. Phys., Vol. 9. 1976. pp. 799~810)。しかし、この熱処理方法では<math>Z n S e 単結晶の転位密度が増大したり、クラックが発生するなど、結晶性が著しく悪化するという問題があった。この方法を追試すると、転位密度は熱処理前の<math>10 c m のオーダーから

熱処理後の10°c m-2のオーダーに増加した。

【0004】そして、上記の方法では、2n蒸気が2nSe単結晶表面に凝縮して固化すると、2nと2nSe単結晶の熱膨張率の差によって、界面に応力が発生するため、2nSe単結晶の結晶性が悪化する。また、得られる単結晶の比抵抗値は、化合物半導体成長時に取り込まれる微量のドナー不純物に大きく左右され、熱処理によってはドナー不純物の量を制御できないため、比抵抗値を十分に低下させることができず、かつ比抵抗値にパラツキを生ずる。

【0005】さらに、急激な冷却を施す場合は、ZnSe単結晶内に大きな温度勾配が生ずるため、ZnSe単結晶の結晶性が悪化する。仮に、蒸気源としてIII 族元素を使用しても蒸気圧が低いため、十分にZnSe単結晶内に拡散させることができず、十分な比抵抗値を得ることができない。

[0006]

【発明が解決しようとする課題】そこで、本発明は、上記の問題点を解消し、結晶性を悪化させることなく、所望の比抵抗値の低抵抗化を可能にするII-VI 族化合物半導体の熱処理方法を提供しようとするものである。

[0007]

【課題を解決するための手段】本発明は、下記の構成を 採用することにより、上記の課題の解決に成功した。

(1) 11-VI 族化合物半導体を密閉容器内で熱処理する方法において、I1-VI 族化合物単結晶表面に、ドナー不純物であるIII 族元素又はIII 族元素を含む化合物の膜を形成した後、その単結晶と、該単結晶を構成するII族元素を前記密閉容器に入れ、両者が接触しない状態に保持して加熱することを特徴とする熱処理方法。

【0008】(2) 密閉容器内でZnSe単結晶にHI 族元素をドープして低抵抗化するための熱処理方法において、ZnSe単結晶表面に、ドナー不純物であるHI 族元素又はHI 族元素を含む化合物の膜を形成した後、その単結晶とZnを密閉容器内に入れ、両者が接触しない状態に保持して加熱することを特徴とする熱処理方法。

【0009】(3) II-VI 族化合物単結晶表面にIII 族元素又はIII 族元素を含む化合物の膜を形成した後、前記単結晶を構成するII族元素、VI族元素又はII- VI族化台

物の膜を形成し、次いで、加熱することを特徴とする上記(1) 又は(2) 記載の熱処理方法。

【0010】(4) II-VI 族化合物単結晶表面にIII 族元素又はIII 族元素を含む化合物の膜を形成し、その上に別途作製したII-VI 族化合物膜を密着させて加熱することを特徴とする上記(1) 又は(2) 記載の熱処理方法。

【0011】(5) II-VI 族化合物単結晶表面にIII 族元素又はIII 族元素を含む化合物の膜を形成し、その上に別途作製したII-VI 族化合物単結晶を密着させて加熱することを特徴とする上記(1) 又は(2) 記載の熱処理方法。

[0012](6) 2枚のII-VI 族化合物単結晶表面にそれぞれIII 族元素又はIII 族元素を含む化合物の膜を形成し、該膜同士を密着させて加熱することを特徴とする上記(1) 又は(2) 記載の熱処理方法。

【0013】(7)II-VI族化合物単結晶表面にIII 族元素 又はIII 族元素を含む化合物の膜を形成した後、その上 に、III 族元素と反応しない材質の平板を密着させて加 熱することを特徴とする上記(1) 又は(2) 記載の熱処理 方法。

【0014】(8) III 族元素又はIII 族元素を含む化合物の膜を形成したII- VI族化合物単結晶表面を、該表面の凹の部分と凸の部分の高低差の面内平均値を5000A以下、好ましくは0~1000Aにしたことを特徴とする上記(4)~(7)のいずれか1つに記載の熱処理方法。

【0015】(9) 前記密閉容器に、ドナー不純物となる III 族元素を前記密閉容器に封入した後、加熱すること を特徴とする上記(1) ~(8) のいずれか1つに記載の熱 処理方法。

【0016】(10)前記III 族元素又はIII 族元素を含む 化合物の膜厚を100~3000Å、好ましくは250 ~1500Åの範囲で形成することを特徴とする上記 (1)~(9)のいずれか1つに記載の熱処理方法。

【0017】(II)前記密閉容器に封入する前記II族元素の重量を、前記密閉容器の内容積に対して0.001g/c m³以上、前記II族元素重量を10g以下とすることを特徴とする上記(I)~(I0)のいずれか1つに記載の熱処理方法。

【0018】(12)前記密閉容器のII- VI族化合物単結晶部の温度を700~1200℃、好ましくは900~1170℃に、最低温度部を700~1200℃、好ましくは900~1150℃に加熱することを特徴とする上記(1)~(II)のいずれか1つに記載の熱処理方法。

【0019】(13)前記の熱処理終了後、10~200℃/分、好ましくは20~200℃/分の冷却速度で冷却することを特徴とする上記(1)~(12)のいずれか1つに記載の熱処理方法。

【0020】(14)前記の熱処理終了後の冷却過程で、前記密閉容器の気密を保持する部分が最低温度にならない構造にして冷却することを特徴とする上記(1)~(13)の

いずれか1つに記載の熱処理方法。 【0021】

【発明の実施の形態】本発明では、II-VI 族化合物単結晶表面に、ドナー不純物であるIII 族元素又はIII 族元素を含む化合物の膜を形成した後、その単結晶と該単結晶を構成するII族元素を密閉容器内に入れ、両者が接触しない状態で加熱処理することにより、結晶性を悪化させることなく、II-VI 族化合物半導体単結晶の比抵抗値を容易に制御可能にした。

【0022】本発明の熱処理方法で処理するII-VI族化合物単結晶は、ZnS、ZnS、ZnS、Se $_{I-x}$ 、Zn $_y$ Cd $_{I-y}$ Se等を例示することができる。また、上記のドナー不純物であるIII族元素は、Al、B、Ga、In等を例示することができる。III族元素を含む化合物は、Al $_2$ O $_3$ 、B $_2$ O $_3$ 、Ga $_2$ O $_3$ 、In $_2$ O $_3$ 等を例示することができる。

【0023】以下、II-VI族化合物単結晶については、 青色発光素子など光電子デバイスに用いるZnSe単結 晶を例にして説明する。ZnSe単結晶中のZn空孔 は、アクセプターとして働くことが知られており、低抵 抗化のためには、ドナー不純物の拡散により生ずるn型 キャリアを低減させないように、Znを熱処理によって 拡散させてZn空孔を減少させることにより、アクセプ ター濃度を低減させることが必要である。

【0024】そこで、本発明では、熱処理前に予めAI等のIII 族元素を含む膜をZnSe単結晶表面に形成することにより、転位密度の増加など結晶性の悪化を引き起こさないように、III 族元素の前記の膜厚で制御し、かつ、所望の比抵抗値を得るのに必要な拡散量を前記の膜厚で制御することができる。

【0025】また、II族元素、例えばZn蒸気中で熱処理することにより、ZnがZnSe単結晶中に拡散してZn空孔を減少する。その結果、拡散したAl等のIII族元素のうち、活性化するものの割合が増加することによって、n型キャリアが増加し、所望の比抵抗値を得ることができる。また、その際にZnをZnSe単結晶表面と接触しないように密閉容器、例えば石英反応管、又は石英アンブル中に配置することにより、熱処理後のZnSe単結晶表面へのZnの付着を防止することができ、その結果、クラック発生などのZnSe単結晶の結晶性の悪化を抑制することができる。また、融液中の熱処理に比べて少量の金属の使用ですむため、石英アンプルの割れを簡単に防止することができ、所望の比抵抗値を再現性良く得ることができる。

【0026】図1は、上記の方法を実施するための熱処理装置であり、予め表面に日1 族元素を含む膜を形成した2nSe単結晶を穴空きの平板状石英部品の上に載せて石英反応管内に置き、該反応管の底部に金属2nを置いて反応管を封止した後、熱処理炉内に挿入し、所定の温度に加熱して熱処理を施す。

【0027】本発明では、ZnSe単結晶表面にIII族元素又はIII族元素を含む化合物の膜を形成した後、Zn、Se又はZnSeの膜を形成することにより、熱処理前に大気にさらされる際のIII族元素又はIII族元素を含む化合物の膜の酸化を防止することができ、ZnSe e 単結晶内に有効に拡散するIII族元素の量をより正確に制御することができる。また、Zn、Se又はZnSe0 e の膜を形成した場合、熱処理中のIII族元素の散逸を防ぐことができる。これらの膜は通常O0 5 \sim 5 μ mの厚さに蒸着により形成する。

【0028】一方、Zn、Se又はZnSeの膜を形成しない場合は、ZnSe単結晶表面に形成された膜からIII 族元素が、熱処理中に脱離し、密閉容器の最低温度部分に凝縮するか、容器を構成する石英と反応するため、ZnSe単結晶表面のIII族元素量が減少し、ZnSe単結晶への拡散量を正確に制御することが難しくなる。

【0029】そこで、本発明では、前記膜の上に別途作製した ZnSe 膜を密着させて熱処理することにより、熱処理中に前記膜からIII 族元素の散逸を大幅に防ぐことができ、その結果、III 族元素を ZnSe 単結晶中に有効に拡散させることができ、かつ拡散量を容易に制御することができ、得られる ZnSe 単結晶の比抵抗値を正確に制御することが可能になった。また、所望の比抵抗値を得るために必要な膜厚を薄くできるため、熱処理後の転位密度の増加等の結晶性の悪化を著しく抑制することができる。

【0030】また、本発明では、前記の別途作製の2nSe膜の代わりに、ZnSe単結晶、又は、予め表面にIII 族元素を含む膜を形成したZnSe単結晶を密着させ、後者においては、III 族元素を含む膜同士を密着させて熱処理することにより、熱処理中に前記膜からIII 族元素の散逸を防ぐとともに、III 族元素を含む膜を挟む2つのZnSe単結晶にIII 族元素を同時にドーブして熱処理することができる。なお、ZnSe単結晶を3つ以上重ねて熱処理をすることも可能である。

【0031】図2は、上記の方法を実施するための熱処理装置であり、予めZnSe単結晶表面にIII 族元素を含む膜を形成し、別途、III 族元素を含む膜を有するZnSe単結晶を作製し、III 族元素を含む膜同士を密着した状態で石英部品の上に載せて石英反応管内に置き、該反応管の底部に金属Znを置いて反応管を封止した後、熱処理炉内に挿入し、所定の温度に加熱して熱処理を施すものである。

【0032】また、熱処理中に前記膜から日1 族元素の 散逸を防ぐもう1つの方法としては、日1 族元素と反応 しない材質の平板を前記膜上に密着させて熱処理する方 法がある。図3は、上記の方法を実施するための熱処理 装置であり、図2のZnSe単結品膜の代わりにカーボ ンコートの石英板を密着させたものであり、石英反応管 内に図2と同様に置き、該反応管の底部に金属2nを置いて反応管を封止した後、熱処理炉内に挿入し、所定の 温度に加熱して熱処理を施す。

【0033】そして、III 族元素含有膜を形成する2 n S e 単結晶は、その表面の凹部と凸部の高低差が面内平均値で5000 A以下のものを使用して、III 族元素含有膜の平坦性を確保することにより、2 n S e 膜、2 n S e 単結晶、表面にIII 族元素を含む膜を形成した2 n S e 単結晶又は上記の不活性な石英板を密着させるときの密着性を向上させることができる。その結果、前記膜からIII 族元素の散逸を一層少なくすることができ、かつ、所望の比抵抗値を得るために必要なIII 族元素含有膜の膜厚を薄くすることができるため、熱処理後の転位密度の増加など結晶性の悪化を一層抑制することができる。

【0034】熱処理中に前記膜からIII 族元素の散逸を防ぐ別の方法としては、石英アンプル中にドナー不純物となるIII 族元素を入れておくことにより、熱処理の際にZnSe単結晶表面のIII 族元素含有膜からIII 族元素の蒸発を抑制し、得られるZnSe単結晶の比抵抗値をより正確に制御することができる。図4は、上記の方法を実施するための熱処理装置であり、図1の装置の底部にIII 族元素を追加して置き、反応管を封止した後、熱処理炉内に挿入し、所定の温度に加熱して熱処理を施すものである。

【0035】 ZnSe単結晶表面に形成するIII 族元素 又はIII 族元素を含む化合物の膜の厚さは、100~3000Aの範囲が適当である。膜厚が100Aより薄いと、蒸着装置等からZnSe単結晶を大気中に取り出すときに、膜中のIII 族元素の酸化する量が全体の蒸着量に対して大きな割合を占めるため、ZnSe単結晶中に拡散するIII 族元素の量にバラツキが生ずることがある。また、熱処理中にZnSe単結晶表面から脱離して石英アンブルの最低温度部分にIII 族元素が凝縮したり、アンブルの石英と反応するため、熱処理時間が長くなるほどZnSe単結晶表面のIII 族元素の量が少なくなり、ZnSe単結晶中に拡散するIII 族元素の量のバラツキの原因となる。

【0036】他方、膜厚が3000Aより厚いと、熱処理の際にZnSe単結晶と膜の熱膨張係数の差によって、膜とZnSe単結晶の界面において応力が発生すると共に、III 族元素の拡散量が必要以上に多くなり過ぎ、結晶性を悪化する原因となる。

1. 4×10^{-9} g $/ cm^3$ 程度であり、実際には2n の表面は大気にさらされて酸化しているため、0.001 g $/ cm^3$ 以上が必要である。また、冷却時のアンブルの割れを防ぐために10 g以下の重量に抑える必要がある。

【0038】熱処理時の石英アンブルの2nSe部の温度は、 $700\sim1200$ ℃に、最低温度部を $700\sim1200$ ℃の範囲が適当である。石英は1200℃で軟化するためアンブル全体の温度は1200℃以下で熱処理する必要がある。2nSeは、相転移温度が約1425℃であり、1200℃ではかなり柔らかくなっていると考えられる。よって、自重による結晶性の悪化を防ぐために、2nSe部は1200℃以下で熱処理する必要がある。

【0039】また、アンブル内で2n雰囲気中の熱処理を行う際に2nの蒸気圧を規定する最低温度部が1200℃を超えると2nの蒸気圧でアンブルが破裂する危険性がある。従って、最低温度部も1200℃以下とすることが必要である。また、石英アンブルを700℃より低くすると、実用的な熱処理時間では2n、及びA1等のIII族元素を十分に2n8 e 単結晶中に拡散させることができず、比抵抗値を十分に低減させることができない。

【0040】熱処理後の冷却速度は、10~200℃/分の範囲が適当である。2n雰囲気中での熱処理では高温で2n空孔が減少し、低温では増加する。2n空孔が減少するとアクセプター濃度が減少するので、その状態を保持したまま急激に冷却する方が比抵抗値を減少させる効果は大きい。しかし、急激な冷却は単結晶中の熱歪みを増大するので、結晶性の悪化を招かないような上記の範囲の速度で冷却することが好ましい。

【0041】なお、密閉容器の気密を保持する部分が冷却過程で密閉容器内の最低温度にならない構造を採用することが好ましい。石英アンプルを用いるときには、2 nと石英の界面で発生する応力を低減するためにカーボンコートを施す方法があるが、上記の構造を採用することにより、気密保持部分に2nの凝固を防止し、2nと石英の熱膨張係数の差による応力で気密が破られることがないようにすることが望ましい。例えば、密閉容器内で最低温度になる底部に石英板を設けたり、封止部を2重にすることにより、気密保持部に2nの凝固を防止することが好ましい。この方法によれば、カーボンコートを施す方法と比べて気密の保持性が高く、工程の大幅な簡略化を可能にする。図5は、上記の方法において、冷却時に密閉容器内で最もはやく最低温度になる底部に石英板を設けた熱処理装置である。

[0042]

【実施例】

〔実施例1〕2 n S e 単結晶を(100) 面に平行にスライサーで切断し、10 mm角で厚さ1 mmの板状結晶を得

た。この板状結晶の比抵抗値は、高抵抗のためホール測 定法では測定することができず、ホール測定法の測定範 囲の上限値105Ωcmを超えていた。転位密度は表面 を鏡面研磨後、ブロムーメタノールでエッチングし、現 れるエッチピット密度(EPD)によって評価した。熱 処理前の転位密度は5000cm-2であった。また、 蒸着する面は、鏡面研磨を施しておらず、面内全体にわ たる凹凸を触針式段差計で測定したところ、凹の部分と 凸の部分の高低差で面内平均値が8500Aであった。 【0043】この結晶表面を十分に洗浄した後、1×1 0-6Torrの真空槽内で表面全体にA1を1000A 厚さに蒸着した。この板状結晶と0.1gのZnを内容 積15cm³の石英アンプル中に封入し、真空度が2× 10-8Torrになった時にアンブルを封止した。その 後、このアンプルを均一な温度プロファイルに設定した 電気炉に投入して熱処理を行った。熱処理温度は950 ℃、7日間熱処理した後、10℃/分の速度で室温まで 冷却した。

【0044】熱処理後、蒸着したA I は、結晶内部へ拡散し、かつ熱処理中に結晶表面から脱離することによって目視では確認できないレベルまで少なくなっていた。その結果、従来法による融液中で熱処理を行う場合と比べて、結晶表面で発生する応力は著しく少なくなったと考えられる。また、結晶の両面から 100μ mづつ鏡面研磨を行い、表面を観察したところ、クラックは全く発生していなかった。熱処理後の2nSe 単結晶の比抵抗値(ホール測定)は0.050 cmであった。また、E PD 観察の結果、転位密度は105 cm⁻²であった。

【0045】 〔実施例2〕 実施例1において、A1蒸着 膜厚のみを変化させた以外は、実施例1と同様にして熱処理を行ったところ、蒸着膜厚を100Aにすると比抵抗値が 0.08Ω cmで、転位密度は 5×10^4 cm⁻²と熱処理前に比べて増加しなかった。蒸着膜厚を3000Aにすると、比抵抗値が 0.02Ω cmで転位密度は実施例1と同じ 10^3 cm⁻²と、熱処理前に比べて増加した。

【0046】比較のために、蒸着膜厚を5000Aにすると、比抵抗値は 0.02Ω cmと低減したが、転位密度は 10^6 cm- 2 に増加し、結晶性が著しく悪化した。また、蒸着膜厚を50Aにすると、比抵抗値は 0.2Ω cmで、転位密度は 5×10^4 cm- 2 であり、結晶性の悪化は認められなかったが、比抵抗値は十分に低減しなかった。

【0047】 〔実施例3〕 実施例1において、2nSe 単結晶表面にA1蒸着後、2n、Se、2nSeをそれぞれ1000Aの厚さに蒸着した以外、実施例1と同様にして3種の実験を行ったところ、いずれも、比抵抗値が0.03 Ω cmで実施例1よりも良好であり、転位密度は熱処理前の 5×10^{1} cm⁻²から10³cm⁻²となり、実施例1と同様であった。

【0048】 (実施例 4) 実施例 1 において、石英アンプルに入れる 2 n の重量を 0 . 0005 g / c m^3 に変更した以外は、実施例 1 と同様にして実験を行ったところ、比抵抗値は 0 . 2 Ω c m となり、気密は破れなかったが、実施例 1 に比べて 2 n S e 単結晶が十分に低抵抗化しなかった。 2 n の重量が 0 . 005 g / c m^3 の場合は、比抵抗値は 0 . 05 Ω c m であり、気密は破れなかった。 また、 2 n の重量を 10 g に変更して同様に実験したところ、比抵抗値は 0 . 05 Ω c m となり、やはり気密は破れなかった。 転位密度は、いずれも熱処理前の 5×10^4 c m^{-2} から 10^5 c m^{-2} に増加し、実施例 1 と同様であった。

【0049】比較のために、2nの重量を20gに変更して同様に実験したところ、石英アンブルにクラックが発生し、気密が破れた。また、比抵抗値は<math>0.30cmであり、2nSe単結晶が十分に低抵抗化しなかった。この理由は、冷却過程において気密が破れ、2nSe単結晶が高温であるにもかかわらず十分な2n蒸気圧の下におかれなかったため、2nSe単結晶中の2n空孔の濃度が増加し、アクセブター濃度が増加したためと思われる。

【0050】〔実施例5〕実施例1において、密閉容器に0.3 gのAlを入れた以外は、実施例1と同様にして実験を行ったところ、比抵抗値は0.03 Ω cmとなり、実施例1より低減した。また、転位密度は 10^5 cm-2に増加し、実施例1と同様であった。

【0051】 〔実施例6〕実施例1において、熱処理温度を実施例1の950℃から700℃に変更した以外は、実施例1と同様にして実験を行ったところ、比抵抗値は0.08Ωcmで転位密度は10 5 cm $^{-2}$ と良好な結晶が得られた。比較のために、熱処理温度を650℃にすると、比抵抗値は0.6Ωcmで転位密度は10 5 cm $^{-2}$ となり、転位密度の増加はいずれも実施例1と同様であったが、十分に比抵抗値を低減することはできなかった。実施例1において、熱処理温度を均熱プロファイルからZnSe部を1300℃、最低温度部を1000℃とする均熱でない温度プロファイルに変更した以外は、実施例1と同様にして実験を行ったところ、比抵抗値は0.05Ωcmで転位密度は10 5 cm $^{-2}$ になり、結晶性が悪化した。

00℃/分の場合は転位密度が大きく増加して結晶にクラックが発生していた。

【0053】〔実施例8〕実施例1において、冷却時に石英アンブルの最低温度となる底板の上に石英板を設置してその上に2nを置いた以外は、実施例1と同様にして実験を行ったところ、石英板の上に2nが固化し、平板にはクラックが発生したが、石英アンブルには2nが付着せず、密閉容器の気密が保持された。比較のために、実施例1と同じ条件で繰り返し10回実験を行ったところ、いずれも密閉容器の気密は破れなかったが、10回のうち2回は2nが固化した石英アンブルの部位に微小なクラックが入っており、密閉容器の気密が破れる恐れがあった。

【0055】 [実施例10] 実施例1の方法でZnSe 単結晶の表面にAle500 Åの厚さに蒸着した後、カーボンコートを施した石英板をAl 蒸着面に密着させた以外は、実施例1と同様にして実験を行った。その結果、比抵抗値が 0.04Ω cmで、転位密度は増加しなかった。Alo 蒸着膜厚が500 Aの場合は、比抵抗値が 0.04Ω cmで、転位密度は熱処理前 0.04Ω cmで、転位密度は熱処理前 0.04Ω cmで、転位密度は熱処理前 0.04Ω cmでが

【0056】〔実施例11〕 2nSe 単結晶をスライサーで切断した後研磨してA 1 蒸着面の平坦性を、実施例1の測定方法で凹凸の高低差が面内平均値が5000Aにし、A 1 の蒸着膜厚を500Aにした以外は、実施例9と同様にして実験を行った。その結果、比抵抗値が0.03 Ω c mとなり、実施例9の1000A蒸着した場合と同じであった。転位密度は熱処理前に5×10 Ω c mであったが増加は認められず、実施例9よりも好ましい結果となった。

[0057]

【発明の効果】本発明は、上記の構成を採用することにより、結晶内に析出物を発生させることなく、結晶性を悪化させることなく、ローバー族化合物半導体を所設の比抵抗値に低抵抗化させることが可能になった。

【図面の簡単な説明】

【図1】本発明の熱処理方法を実施するための装置の概 念図であり、ZnSe単結晶表面に、ドナー不純物のII I 族元素又はIII 族元素を含む化合物の膜を形成し、石 英反応管に金属Znと共に封入して熱処理する装置であ る。

【図2】図1の装置において、2nSe単結晶表面のII I 族元素又はIII 族元素含有化合物の膜の上にZnSe 単結晶を密着させて熱処理する装置である。

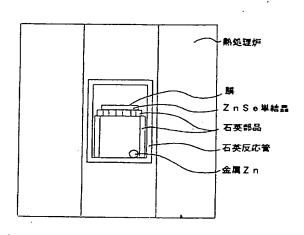
I 族元素又はIII 族元素含有化合物の膜の上にカーボン コートの石英平板を密着させて熱処理する装置である。 【図4】図1の装置において、金属Znと共にIII 族元

【図3】図1の装置において、ZnSe単結晶表面のII

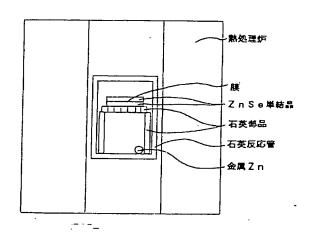
素を封入して熱処理する装置である。

【図5】図1の装置において、石英反応管の底部に石英 板を配置し、その上にZnを載せて熱処理する装置であ る。

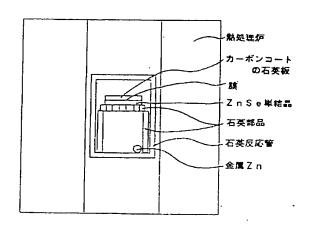
【図1】



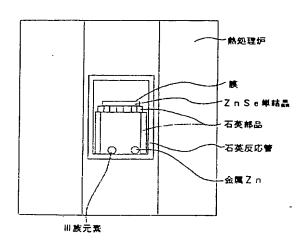
【図2】



[図3]



[図4]



[図5]

